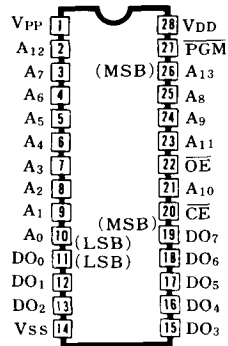


P27128

型名	社名	温度範囲 (°C)	スイッチング特性					電 源		入 力			出力/測定電流			備 考 [*typ]
			TAAC max (ns)	TCAC max (ns)	T'OH max (ns)	T'OE max (ns)	T'OD max (ns)	VDD (V)	I DD/STANDBY (mA)	VIL max (V)	VIH min (V)	Ci max (pF)	VOL/I VOL max (V/mA)	VOH/I VOH min (V/mA)	Co max (pF)	
Am27C1028-120	AMD	0~70	120	120	0	50	35	4.5~5.5	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-125	AMD	0~70	120	120	0	50	35	4.75~5.25	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-150	AMD	0~70	150	150	0	65	50	4.5~5.5	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-155	AMD	0~70	150	150	0	65	50	4.75~5.25	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-200	AMD	0~70	200	200	0	75	55	4.5~5.5	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-205	AMD	0~70	200	200	0	75	55	4.75~5.25	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-250	AMD	0~70	250	250	0	100	60	4.5~5.5	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-255	AMD	0~70	250	250	0	100	60	4.75~5.25	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-300	AMD	0~70	300	300	0	120	75	4.5~5.5	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1028-305	AMD	0~70	300	300	0	120	75	4.75~5.25	-1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
CAT27128A-15	CATALYST	0~70	150	150		60	50	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
CAT27128A-20	CATALYST	0~70	200	200		75	60	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
CAT27128A-25	CATALYST	0~70	250	250		100	70	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
HN27128AP-20	HITACHI	0~70	200	200	0		55	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
HN27128AP-20	HITACHI	0~70	200	200	0	75	55	4.75~5.25	100/35	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
HN27128AP-25	HITACHI	0~70	250	250	0		60	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
HN27128AP-25	HITACHI	0~70	250	250	0	100	60	4.75~5.25	100/35	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
HN27128AP-30	HITACHI	0~70	300	300	0	105	60	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
HN4827128P-25	HITACHI	0~70	250	250	0		60	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
HN4827128P-30	HITACHI	0~70	300	300	0	105	60	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
LH57128/N-25	SHARP	0~70	250	250	0	75	65	4.5~5.5	30/0.1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
MSM27128P	MITSUBISHI	0~70	250	250	0		85	4.75~5.25	100/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C128BN120	NS	0~70	120	120	0		40	4.5~5.5	30/1	0.8	2	10	0.4/2.1	3.5/2.5	10	
NMC27C128BN120	NS	0~70	120	120	0	50	40	4.5~5.5	30/1	0.8	2	5*	0.4/2.1	3.5/2.5	8*	
NMC27C128BN150	NS	0~70	150	150	0	60	50	4.5~5.5	30/1	0.8	2	5*	0.4/2.1	3.5/2.5	8*	
NMC27C128BN150	NS	0~70	150	150	0		50	4.5~5.5	30/1	0.8	2	10	0.4/2.1	3.5/2.5	10	
NMC27C128BN200	NS	0~70	200	200	0	75	55	4.5~5.5	30/1	0.8	2	5*	0.4/2.1	3.5/2.5	8*	
NMC27C128BN200	NS	0~70	200	200	0		55	4.5~5.5	30/1	0.8	2	10	0.4/2.1	3.5/2.5	10	
NMC27C128BN250	NS	0~70	250	250	0		60	4.5~5.5	30/1	0.8	2	10	0.4/2.1	3.5/2.5	10	
NMC27C128BN250	NS	0~70	250	250	0	100	60	4.5~5.5	30/1	0.8	2	5*	0.4/2.1	3.5/2.5	8*	
TM24128AP/AF	TOSHIBA	0~70	200	200	0		60	4.75~5.25	100/30	0.8	2.0	6	0.4/2.1	2.4/0.4	12	
uPD27128C	NEC	0~70	250	250	100		85	4.75~5.25	100/25	0.8	2.0	8	0.45/2.1	2.4/0.4	14	

128K nMOS One Time EPROM (16,384 × 8) 28PIN

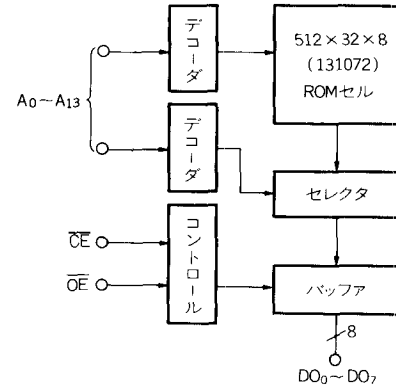
●ピン接続



●特徴

- 27128ピンコンパチブル。
- 構造はEPROMだが消去できないEPROM。
- P27128 (Intel)。

●ブロック図



●電源

V_{DD} : +5 V Pin 28
 V_{SS} (GND) Pin 14

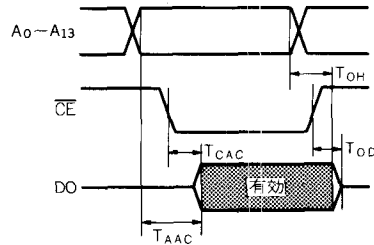
●動作表

入力		DO	動作
\overline{CE}	\overline{OE}		
H	X	High-Z	Stand by
L	H	High-Z	Operating
L	L	DO	Operating

$\overline{PGM} = V_{1H}$

●波形

●READ ($\overline{OE} = L$)



●READ ($\overline{CE} = L$)

