



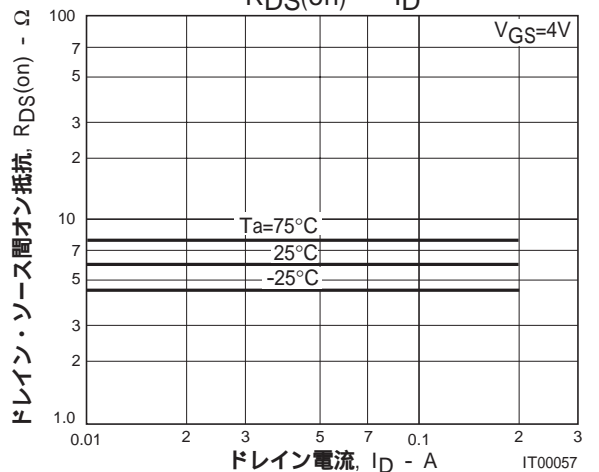
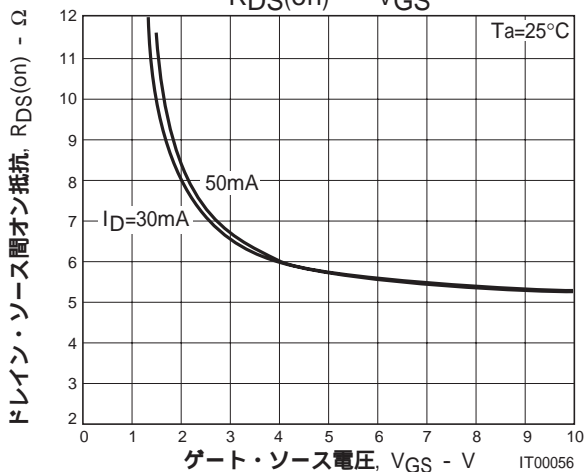
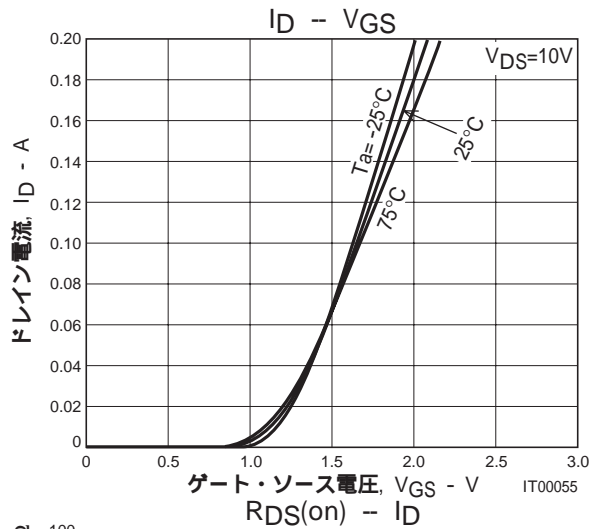
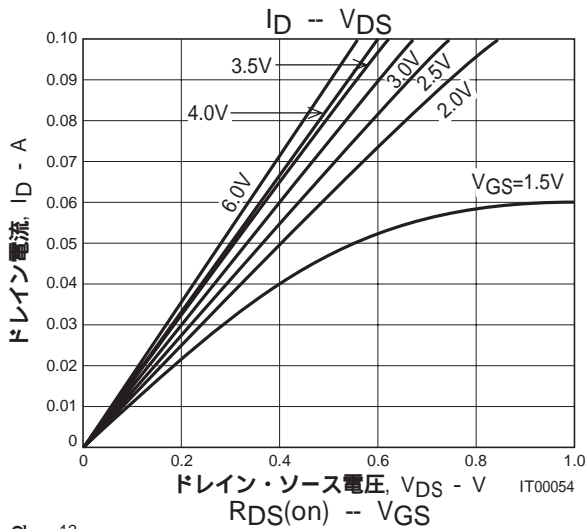
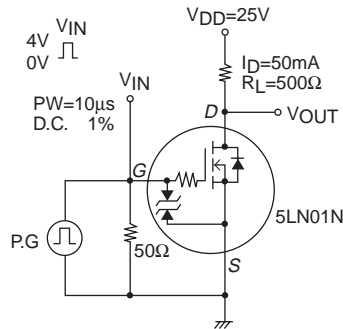
# 5LN01N

前ページより続く。

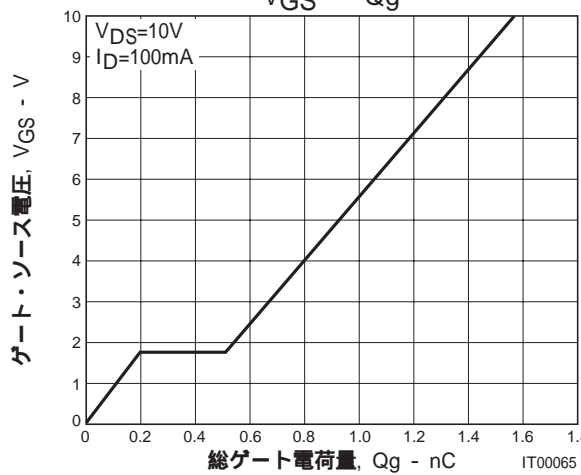
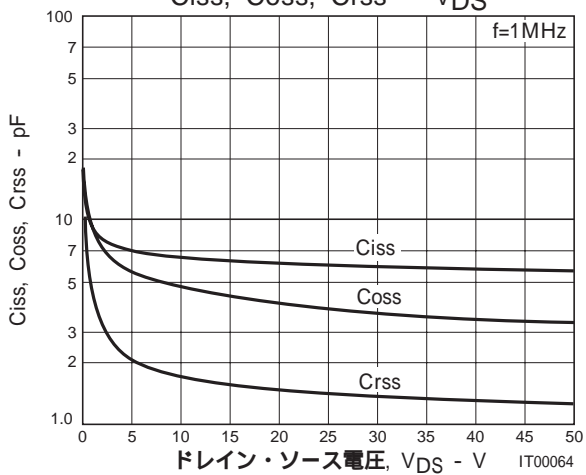
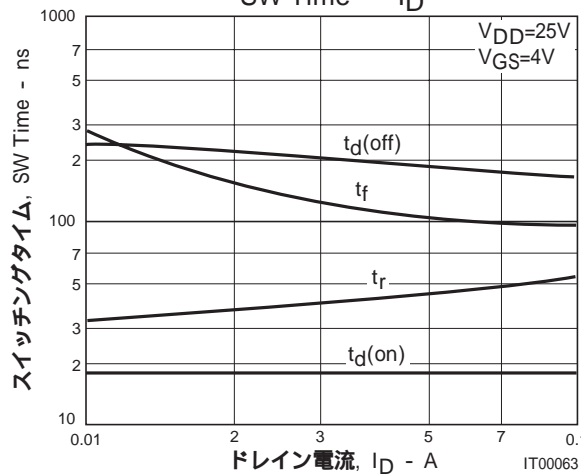
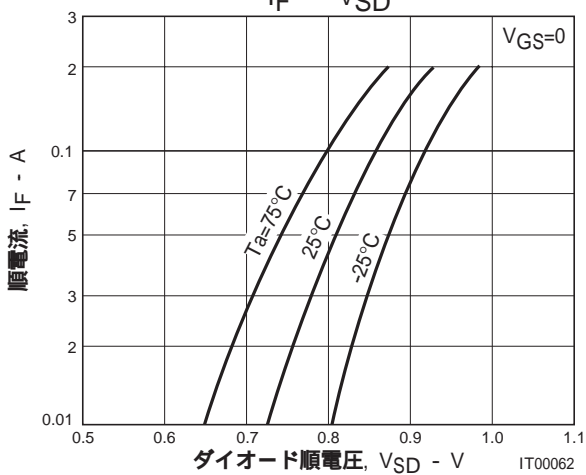
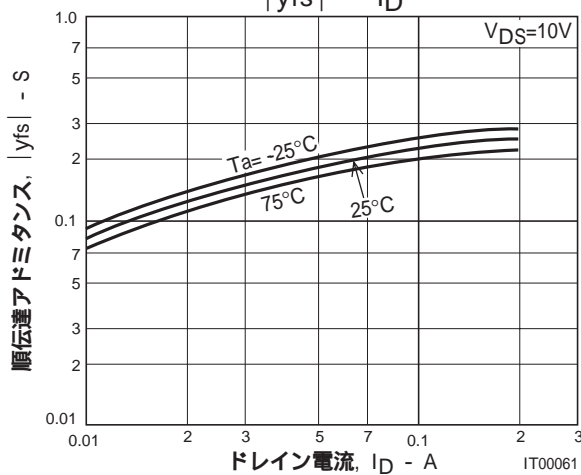
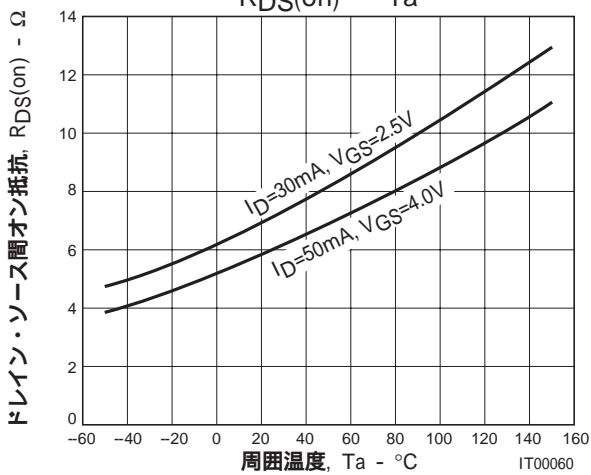
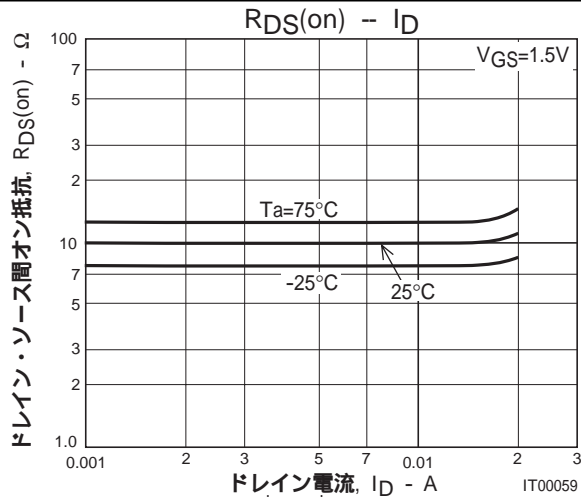
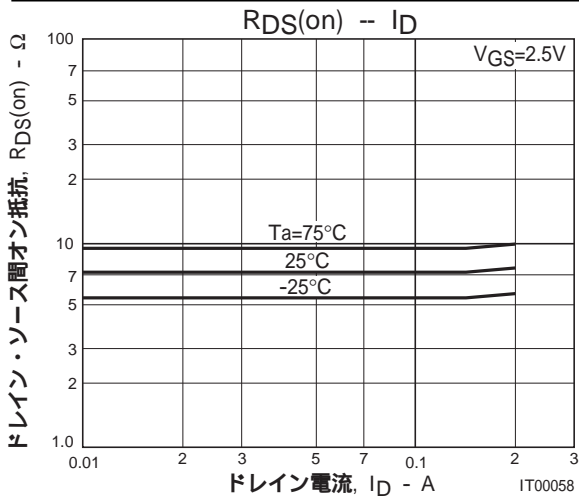
			min	typ	max	unit
ターンオン遅延時間	$t_d(\text{on})$	指定回路において		18		ns
立ち上がり時間	$t_r$	"		42		ns
ターンオフ遅延時間	$t_d(\text{off})$	"		190		ns
下降時間	$t_f$	"		105		ns
総ゲート電荷量	$Q_g$	指定回路において $V_{DS}=10V, V_{GS}=10V, I_D=100mA$		1.57		nC
ゲート・ソース電荷量	$Q_{gs}$			0.20		nC
ゲート・ドレイン電荷量	$Q_{gd}$			0.32		nC
ダイオード順電圧	$V_{SD}$	$I_S=100mA, V_{GS}=0$		0.85	1.2	V

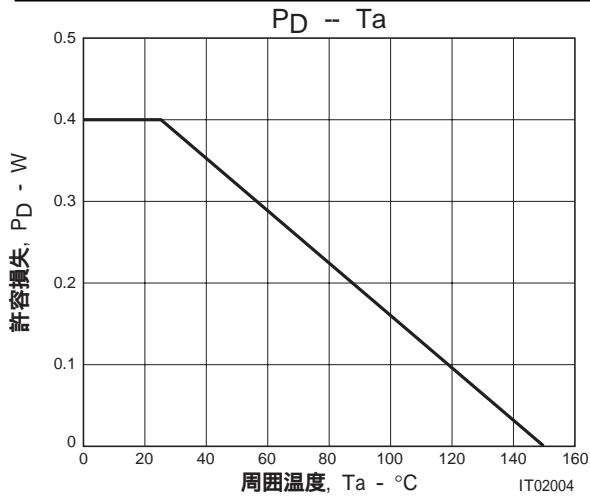
単体品名表示：YB

## スイッチングタイム測定回路図



# 5LN01N





**取り扱い上の注意：本製品は、高速スイッチング用 MOSFET ですから、帯電性の大きな環境での取り扱いはご遠慮下さい。**

- 本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品（機器）での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。
- 弊社は、高品質・高信頼性の製品を供給することに努めております。しかし、半導体製品はある確率で故障が生じてしまいます。この故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。機器設計時には、このような事故を起こさないような、保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。
- 本書記載の製品が、外国為替および外国貿易法に定める規制貨物（役務を含む）に該当する場合、輸出する際に同法に基づく輸出許可が必要です。
- 弊社の承諾なしに、本書の一部または全部を、転載または複製することを禁止します。
- 本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。
- この資料の情報（掲載回路および回路定数を含む）は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行うものではありません。